

# SoC in Real

VLSI  
Design/CAD 2007

## 第18屆

## Call for Papers

# 超大型積體電路設計暨 計算機輔助設計技術研討會

### The 18th VLSI Design/CAD Symposium

2007年8月7日至2007年8月10日 花蓮美侖大飯店

超大型積體電路設計暨計算機輔助設計技術研討會是國內IC設計相關領域最具代表性的技術研討會，提供產、學、研各界發表、觀摩與討論最新科技發展之機會。本屆研討會主題為「*SoC in Real*」，會中將邀請多組國內外隊伍與公司進行系統動態展示，歡迎各位踴躍參加！另本次會議將頒發「最佳論文獎」，敬請踴躍投稿！

**論文範圍** 徵文範圍包括VLSI Design及CAD兩大領域，論文主題包含(但不限於)：

#### A. VLSI Design

VLSI System and SoC Design  
Memory/CPU/DSP Cores  
Digital Design  
FPGA/CPLD Rapid Prototyping  
Analog/Mixed-Signal/RF ICs  
MEMS/Interface Design  
Signal Processing ICs  
Communication ICs  
Consumer Electronics

#### B. CAD

SoC Design Methodology  
Modeling  
Simulation and Verification  
Logic and High-Level Synthesis  
Physical Design  
HW/SW Co-Design  
Testing/DFT/DFM/BIST  
Embedded Systems and Software  
Nano/Giga Scale CAD Tools

**論文格式** 限以英文書寫，請用A4大小，double-column 10-pt格式，最多四頁。論文書寫請參照IEEE標準格式，參考範例請見網頁，格式不符恕不接受投稿！

**投稿方式** 一律電子投稿，限用PDF檔案格式。投稿若獲接受，均以原稿刊登，恕不再接受修改。

**重要日期** 投稿截止日期：2007年5月27日

論文接受通知：2007年6月27日

註冊截止日期：2007年7月15日

#### 指導委員會

主席：周景揚  
委員：王進賢、何建明、吳誠文、  
李昆忠、李鎮宜、汪重光、  
林永隆、徐爵民、張世杰、  
陳良基、劉深淵、劉濟達、  
魏慶隆  
<依姓氏筆劃順序排列>

#### 大會組織

榮譽主席：張宗仁  
大會主席：王朝欽  
議程主席：蕭勝夫、鄭獻榮  
總務主席：黃英哲、郭可驥、李淑敏  
出版主席：陳儒雅  
財務主席：張雲南  
公關主席：R. Rieger  
註冊主席：邱日清  
展示主席：李志鵬

#### 議程委員

王行健、王廷基、王益文、王惠貞、  
江正雄、吳文慶、吳安宇、呂良鴻、  
吳啓豐、呂學坤、李長龍、李泰成、  
李健雄、林榮彬、邱進峰、邱瀝毅、  
邱瀾德、姚嘉瑜、柯明道、柏振球、  
洪子聖、紀新洲、唐經洲、馬金溝、  
張耀文、梁伯嵩、許孟烈、許明華、  
郭建男、陳中和、陳竹一、陳伯奇、  
陳春曉、陳美麗、陳培殷、陳添福、  
陳調鋌、陳巍仁、曾奕龍、馮武雄、  
黃俊郎、黃俊達、黃錫瑜、葉經緯、  
蔡宗漢、鄭國興、鄭福炯、賴永康、  
謝明得、簡韶逸、蘇培陞  
<依姓氏筆劃順序排列>

**大會網址** <http://www.ee.nsysu.edu.tw/vlsi2007>

主辦單位：國立中山大學電機工程系、國立中山大學資訊工程系、國立中山大學通訊工程研究所、台灣積體電路設計學會

協辦單位：教育部顧問室SOC總聯盟、國科會工程處工程科技推展中心、國家晶片系統設計中心(CIC)

聯絡人：趙芳韻小姐 Tel: 07-5252000 ext. 4149 vlsi2007@ee.nsysu.edu.tw

戈麗安小姐 Tel: 07-5254337