

國立中山大學電機工程學系大學部學生專題提案單

(版本：2016 年 5 月)

專題指導教授	邱日清	聯絡電話	07-5252000 #4142
		e-mail	chiujihc@ee.nsysu.edu.tw
專題名稱	C 語言程式之 Verilog 硬體轉譯器		
預計學生人數	2 名		
預修課程			
預備知識			
所需儀器設備			
專題內容概述 (請用幾句話描述專題的內容與預計達成成果)	<p>C 語言對於程式開發者而言式基礎的根本，面對軟體程式的設計都往往以 C 語言作為起手式；而硬體描述語言則是對於硬體架構概念去設計的語言，對硬體的行為做描述。在 C 語言與 Verilog 硬體描述語言的轉換，相對來說，卻較少人在這方面研究，如何將軟體設計架構轉換為硬體行為的描述式一個值得研究的課題。本專題之目標為建立一個語言轉換器，研究者會將一段以 C 語言為基礎的設計程式，經過 C Language <==> HDL Verilog translator，最終轉換成為行為模式最相近的硬體描述語言。</p>		